

Jan Havel; A. N. Morozevich; V. N. Yarmolik  
Генератор рандомизированных псевдослучайных чисел

*Kybernetika*, Vol. 19 (1983), No. 1, 58--65

Persistent URL: <http://dml.cz/dmlcz/124462>

## Terms of use:

© Institute of Information Theory and Automation AS CR, 1983

Institute of Mathematics of the Academy of Sciences of the Czech Republic provides access to digitized documents strictly for personal use. Each copy of any part of this document must contain these *Terms of use*.



This paper has been digitized, optimized for electronic delivery and stamped with digital signature within the project *DML-CZ: The Czech Digital Mathematics Library*  
<http://project.dml.cz>

## ГЕНЕРАТОР РАНДОМИЗИРОВАННЫХ ПСЕВДОСЛУЧАЙНЫХ ЧИСЕЛ

Я. ГАВЕЛ, А. Н. МОРОЗЕВИЧ, В. Н. ЯРМОЛИК

Статья посвящена разработке принципов построения параллельных генераторов рандомизированных псевдослучайных чисел, как аппаратных средств систем статистической диагностики сложных электронных схем. В ней показана необходимость использования таких генераторов, описана методика синтеза генераторов, отличающихся от известных наличием нулевой комбинации и возможностью воспроизведения любого из множества допустимых порождающих полиномов, приведен пример конкретной реализации структуры параллельного генератора рандомизированных псевдослучайных чисел.

В последнее время большое внимание уделяется вопросам создания методов и средств проверки функционирования сложных вычислительных схем, имитационного моделирования, построению систем связи с использованием шумоподобных сигналов, и т. д. Решение вышеназванных задач предопределяет необходимость создания быстродействующих высокоэкономичных и надежных генераторов равномерно распределенных псевдослучайных чисел [1, 2]. При этом все более возрастающую роль приобретают требования к качеству псевдослучайных последовательностей, особенно при построении автоматизированных систем контроля логических схем, основанных на статистическом методе [3] и методе сигнатурного анализа [4], которые характеризуются рядом существенных преимуществ по сравнению с традиционным методом тестового контроля. Подобные системы как правило включают генераторы псевдослучайных последовательностей испытательных сигналов, причем в подавляющем большинстве подобные генераторы строятся на базе регистра сдвига с обратной связью [5, 6]. Несомненно генераторы псевдослучайных испытательных сигналов, рассмотренные в [5] и в [6], отличаются рядом весьма существенных достоинств по сравнению с другими известными устройствами подобного типа. В тоже время использование таких устройств, в частности, при построении современных автоматизированных систем контроля, накладывает ограничения

принципиального характера на вид контролируемой схемы. Причина возникновения ограничений на вид контролируемых цифровых схем с памятью заключается в детерминированной структуре псевдослучайных последовательностей. Для любого генератора псевдослучайных последовательностей можно утверждать, что после определенного кода  $\xi_i$  на его выходе всегда будет следовать  $\xi_{i+1}$  заранее точно известно. В тоже время в физических генераторах случайных чисел  $\xi_{i+1}$  может принимать любое значение из множества возможных.

Влияние детерминированной структуры псевдослучайных последовательностей на их качественные показатели поясним на примере контроля функционирования некоторого типового элемента замены (ТЭЗа) ЦВМ, приведенного

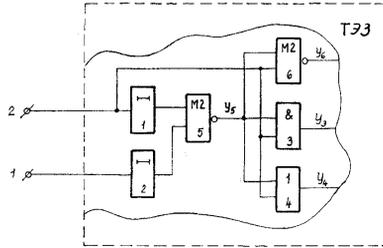


Рис. 1.

на рис. 1, статистическими методами. На рис. 1 приведен фрагмент цифровой схемы, состоящей из элементов задержки 1 и 2, элемента ИЗ, элемента ИЛИ 4 и двух двухвходовых сумматоров по модулю два с инверсными выходами 5, 6. Пусть на 1 и 2 входы ТЭЗа подключены выходы  $a_{j-i}(k)$  и  $a_{m-i}(k)$ -го разряда  $i = 0, 1, \dots, (j-1)$  генератора тестовых сигналов [5], последовательность состояний которых описывается следующей системой логических уравнений

$$(1) \quad \begin{aligned} a_{m-i}(k+1) &= a_{j-i}(k) \oplus a_{m-i}(k); \quad i = 0, 1, \dots, j-1, \\ a_{m-i}(k+1) &= a_{2j-i}(k) \oplus a_{m+j-i}(k) \oplus a_{m-i}(k); \\ i &= j, j+1, \dots, j+m-1, \end{aligned}$$

где  $a_{m-i}(k+1) \in \{0, 1\}$  — содержимое  $m-i$ -го разряда генератора в  $k+1$  такт работы;  $m$ -разрядность генератора;  $j$  — определяется видом порождающего характеристического полинома  $\varphi(x) = 1 + x^j + x^m$  и зависит от величины  $m$ , причем необходимо чтобы  $j > \frac{1}{2}m$ ;  $\oplus$  — знак суммы по модулю два. Учитывая то, что элементы задержки 1 и 2 задерживают информацию на один такт, в некоторый  $(k+1)$  — ый такт контроля ТЭЗа на выходах элементов 1 и 2 будут значения  $a_{j-i}(k)$  и  $a_{m-i}(k)$  соответственно. С учетом (1) значение

переключательной функции  $y_5$  на выходе элемента 5 будет равняться  $y_5 = \neg a_{m-i}(k+1)$ . В тоже время значение переменной на входе ТЭЗа 2:  $a_{m-i}(k+1)$ . Таким образом для переключательных функций на выходах элементов 3, 4, 6 можно записать

$$\begin{aligned} y_3 &= \neg [a_{m-i}(k+1)] a_{m-i}(k+1) = 0; \\ y_4 &= \neg a_{m-i}(k+1) + a_{m-i}(k+1) = 1; \\ y_6 &= \neg [\neg a_{m-i}(k+1) \oplus a_{m-i}(k+1)] = 0. \end{aligned}$$

Постоянные значения переключательных функций  $y_3$ ,  $y_4$  и  $y_6$  говорят о том что неисправности вида *const 1* и *const 0* по выходам элементов 3, 4 и 6 при сколь угодно больших статистиках входных последовательностей не выявляются. При использовании сигнатурного анализа значения контрольных сумм (сигнатур) для исправного ТЭЗа и ТЭЗа с указанными неисправностями будут идентичны, что будет свидетельствовать о исправности неисправного ТЭЗа.

Причина появления подобных пассивных цепей в контролируемых схемах обусловлена детерминированной природой входных испытательных сигналов. Введение большого количества промежуточных контрольных точек, использование синхронных элементов памяти, перекоммутация выходных каналов генератора несколько снижает значение  $P$  — вероятность появления пассивных цепей в контролируемых схемах, однако принципиально  $P \neq 0$ .

Подобным образом можно привести большое множество примеров, показывающих ограниченность применения псевдослучайных сигналов в силу их детерминированности. В частности как показано в [7] по тем же причинам псевдослучайные последовательности нельзя использовать для решения серьёзных задач криптографии.

Стремление улучшить качество случайных чисел приводит к необходимости использования физических принципов при построении генераторов исходных равномерно распределенных чисел. Однако необходимость обеспечения максимального быстродействия и требуемой разрядности, достигающей 180 разрядов [6], приводит к существенному усложнению аппаратуры.

Наиболее экономично многоразрядные последовательности равномерно распределенных чисел могут быть получены при помощи комбинированного подхода использующего псевдослучайные и случайные последовательности [8, 9, 12]. Преимущества данного подхода заключаются в том, что природа выходных последовательностей максимально приближена к истинно случайным, при том аппаратные затраты практически не отличаются от затрат на построение генераторов псевдослучайных последовательностей.

В тоже время невозможность получения на выходе устройства описанного в [9]  $m$ -разрядного псевдослучайного числа  $\xi_k = 000, \dots, 0$ , приводит к искажению равномерного закона распределения. Однако более существенным недостатком подхода описанного в [8, 9] является ограниченность его функциональ-

ных возможностей. При практической реализации ГПСЧ подобно [8, 9] оказывается возможным построение генератора только для узкого класса неприводимых примитивных характеристических многочленов, имеющих вид  $\varphi(x) = 1 + x^j + x^m$ .

В данной работе описывается методика синтеза генератора рандомизированных псевдослучайных чисел, отличающегося рядом весьма значительных достоинств.

Работа генератора псевдослучайных чисел для произвольного  $m$  при любых значениях коэффициентов  $\alpha_i \in \{0, 1\}$ ,  $i = 1, m$ , определяющих топологию связей многоходового сумматора по модулю два включенному в цепь обратной связи регистра сдвига, описывается системой уравнений (2)

$$(2) \quad a_1(k+1) = \sum_{i=1}^m \oplus \alpha_i a_i(k),$$

$$a_i(k+1) = a_{i-1}(k), \quad i = 2, 3, 4, \dots, m,$$

где знак  $\sum^{\oplus}$  означает операцию суммирования по модулю два. Применив методику описанную в [5] на основании (2) получим систему

$$(3) \quad a_m(k+1) = \sum_{i=1}^m \oplus \alpha_i a_i(k),$$

$$a_{m-i}(k+1) = \sum_{n=1}^i \oplus \alpha_n a_{m+n-i}(k+1) \oplus \sum_{n=i+1}^m \oplus \alpha_n a_{n-i}(k), \quad i = 1, 2, \dots, m-1$$

позволяющую получать очередное  $m$ -разрядное псевдослучайное число в  $k+1$  такт на основании предыдущего  $m$ -разрядного числа, полученного в  $k$ -ом такте. Анализ уравнений (3) показывает, что подобно (1) и (2) последовательности на выходе устройства, построенного согласно (3), не будут содержать кода  $\xi_k = 000 \dots 0$ . Учитывая то, что  $m$  принимает ограниченные небольшие значения, необходимым оказывается обеспечение возможности получения  $\xi_k = 000 \dots 0$ .

Если все  $2^m$  двоичные комбинации входят в циклическую последовательность  $m$  разрядных кодов, то такие последовательности называются последовательностями де Брюйна (de Bruijn) или циклами де Брюйна [10]. Очевидно, что использование подобных последовательностей в силу плохих корреляционных свойств в чистом виде нецелесообразно. В тоже время введение рандомизации таких последовательностей позволит получить абсолютную равномерность и независимость [9]. Введение нулевой комбинации в  $M$ -последовательность позволит получить подобный цикл, содержащий всевозможные  $m$ -разрядные двоичные комбинации. Функционирование устройства, генерирующего на выходе последовательность с периодом  $2^m$ , описывается системой

уравнений

$$(4) \quad a_i(k+1) = \sum_{i=1}^m \alpha_i a_i(k) \oplus \neg \left[ \bigvee_{p=1}^{m-1} a_p(k) \right],$$

$$a_i(k+1) = a_{i-1}(k), \quad i = 2, 3, 4, \dots, m.$$

В отличие от (2) система (4) позволяет получить нулевую комбинацию на  $m$ -разрядном регистре.

Используя систему уравнений (1), можно показать зависимость состояния  $m$ -го разряда регистра сдвига от значений каждого предыдущего разряда и количества выполненных тактов. Так для  $n < m$

$$a_m(k+n) = a_{m-1}(k+n-1) = \dots = a_{m-i}(k+n-i) = \dots = a_{m-n}(k)$$

Тогда через  $n = m$  тактов согласно (4)

$$(5) \quad a_m(k+m) = a_1(k+1) = \sum_{i=1}^m \alpha_i a_i(k) \oplus \neg \left[ \bigvee_{p=1}^{m-1} a_p(k) \right]$$

Подобным образом легко показать, что

$$(6) \quad a_{m-1}(k+m) = \alpha_1 a_1(k+1) \oplus \sum_{i=1}^{m-1} \alpha_{i+1} a_i(k) \oplus \neg \{a_1(k+1) \bigvee_{i=2}^{m-1} [ \bigvee a_i(k+1) ]\} =$$

$$= \alpha_1 a_m(k+m) \oplus \sum_{i=1}^{m-1} \alpha_{i+1} a_i(k) \oplus \neg \{a_m(k+m) \bigvee_{i=1}^{m-2} [ \bigvee a_i(k) ]\}$$

а для  $a_{m-2}(k+m)$  получим

$$(7) \quad a_{m-2}(k+m) = \alpha_1 a_{m-1}(k+m) \oplus \alpha_2 a_m(k+m) \oplus \sum_{i=1}^{m-2} \alpha_{i+2} a_i(k) \oplus$$

$$\oplus \neg \{a_m(k+m) \oplus a_{m-1}(k+m) \bigvee_{i=1}^{m-3} [ \bigvee a_i(k) ]\}$$

Обобщая (6) и (7) для  $i = 1, 2, \dots, m-2$  будем иметь

$$(8) \quad a_{m-i}(k+m) = \sum_{g=1}^i \alpha_{i+1-g} a_{m+1-g}(k+m) \oplus \sum_{l=1}^{m-i} \alpha_{l+i} a_l(k) \oplus$$

$$\oplus \{ [ \bigvee_{i=1}^{m-i-1} a_i(k) ] \bigvee_{p=1}^i [ \bigvee a_{m+1-p}(k+m) ] \}$$

При  $i = m-1$  для  $a_{m-i}(k+m)$  получим

$$(9) \quad a_{m-m+1}(k+m) = a_1(k+m) = \sum_{g=1}^{m-1} \alpha_{m-g} a_{m+1-g}(k+m) \oplus \alpha_m a_1(k) \oplus$$

$$\oplus \neg \left[ \bigvee_{i=1}^{m-1} a_{m+1-i}(k+m) \right].$$

Окончательно система уравнений, на основании которой получают последовательности  $m$ -разрядных кодов включающих и нулевой код, имеет вид

$$(10) \quad a_m(k+1) = \sum_{l=1}^m \alpha_l a_l(k) \oplus \neg \left[ \bigvee_{p=1}^{m-1} a_p(k) \right];$$

$$a_{m-i}(k+1) = \sum_{g=1}^i \alpha_{i+1-g} a_{m+1-g}(k+1) \oplus \sum_{l=1}^{m-i} \alpha_{l+i} a_l(k) \oplus$$

$$\oplus \neg \left[ \left[ \bigvee_{l=1}^{m-i-1} a_l(k) \right] \bigvee \left[ \bigvee_{l=1}^i a_{m+1-l}(k+1) \right] \right];$$

$$a_1(k+1) = \sum_{l=1}^{m-1} \alpha_{m-l} a_{m+1-l}(k+1) \oplus \alpha_m a_1(k) \oplus \neg \left[ \bigvee_{l=1}^{m-1} a_{m+1-l}(k+1) \right].$$

Структурная схема генератора рандомизированных псевдослучайных чисел,

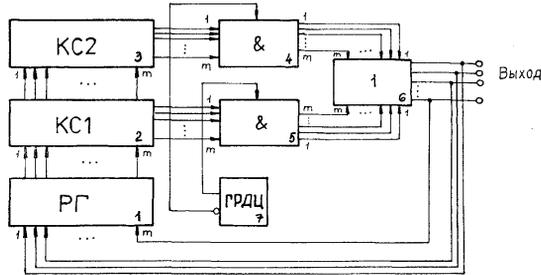


Рис. 2.

построенного с использованием системы уравнений (10), приведена на рис. 2. Блок 1 представляет собой регистр с установочными входами на который записывается последующий код по приходу тактирующего импульса. КС1 и КС2 построены согласно системы уравнений (10) и представляют собой комбинационные схемы на выходах которых формируются коды разрядов  $m$ -разрядных чисел  $a_{m-i}(k+1)$ ,  $i = 0, 1, \dots, m-1$  и  $a_{m-i}(k+2)$ ,  $i = 0, 1, \dots, m-1$  соответственно. В зависимости от значения равновероятной двоичной цифры, получаемой на выходе блока 7 через  $m$  элементов И блока 4 или 5 и далее через блок  $m$  элементов ИЛИ 6, код числа  $a_{m-i}(k+1)$  или числа  $a_{m-i}(k+2)$  записывается на регистр 1. Блок 7 представляет собой генератор равновероятной двоичной цифры  $x(k)$ , построенный по простейшей схеме, где  $P[x(k) = 1] \approx 0,5$ .

Последовательность состояний генератора рис. 2 представляет собой цепь Маркова. Полное вероятностное описание данной цепи Маркова достигается заданием матрицы  $\mathbf{A}$  одношаговых вероятностей  $\pi_{ik}$  дважды стохастической

матрицы, определяющей работу структуры (рис. 2) на  $n$ -ом такте [11]. Для некоррелированной последовательности  $x(k)$  для рассмотренного случая матрица примет следующий вид

$$(11) \quad \mathbf{A} = \begin{pmatrix} 0 & p & (1-p) & 0 & \dots & 0 & 0 & 0 \\ 0 & 0 & p & (1-p) & \dots & 0 & 0 & 0 \\ \cdot & \cdot & \cdot & \cdot & \dots & \cdot & \cdot & \cdot \\ 0 & 0 & 0 & 0 & \dots & 0 & p & (1-p) \\ (1-p) & 0 & 0 & 0 & \dots & 0 & 0 & p \\ p & (1-p) & 0 & 0 & \dots & 0 & 0 & 0 \end{pmatrix}$$

В общем случае вероятность  $p_k$ -вероятность нахождения устройства в  $k$ -ом состоянии, если оно существует, находится в результате предельного перехода

$$p_k = \lim_{n \rightarrow \infty} p_k(n), \quad k = 1, 2, \dots, 2^m$$

и называются финальными вероятностями. Финальные вероятности должны удовлетворять системе  $2^m$  линейных алгебраических уравнений

$$(12) \quad p_k = \sum_{i=1}^{2^m} p_i \pi_{ik}, \quad k = 1, 2, \dots, 2^m$$

и дополнительному условию (12)

$$(13) \quad \sum_{k=1}^{2^m} p_k = 1, \quad p_k \geq 0,$$

где  $\pi_{ij}$  определяются из (11). Так как  $2^m$  уравнений (12) являются линейно зависимыми, по этому  $2^m$  финальных вероятностей определим из  $(2^m - 1)$  уравнений (12) и уравнения (13). Очевидным решением системы будет  $p_k = \left(\frac{1}{2}\right)^m, k = 1, 2, \dots, 2^m$ . То есть вероятность появления любого кода на выходе генератора, приведенного на рис. 2, одинакова и равняется  $\left(\frac{1}{2}\right)^m$ .

Преимущества генератора рандомизированных псевдослучайных чисел заключается в следующем. Природа выходных псевдослучайных чисел максимально приближена к истинно случайным числам. В данном устройстве, подобно как и в [9], нарушено жесткое условие, что после определенного  $\xi_i$  должно следовать  $\xi_{i+1}$  заранее точно известное, так как  $\xi_{i+1}$  может принимать равновероятно одно из двух значений. Так как состояние блока 7 случайно, то и порядок следования кодов  $M$ -последовательности, включающей нулевую комбинацию, будет абсолютно случайным, причем выходным значением устройства с равной вероятностью может быть любой  $m$ -разрядный код. Отсутствие запрещенных кодов в последовательности позволяет повысить надежность устройства.

При практической реализации генератора рандомизированных псевдослучайных чисел оказывается возможным построение такого генератора для любого неприводимого примитивного характеристического многочлена. Кроме того

для конкретного значения  $m$  в силу многообразия многочленов, позволяющих генерировать  $M$ -последовательность [1], возможно построение подобных устройств с одинаковой разрядностью выходных кодов равной  $m$ , что существенно расширяет его функциональные возможности.

Применение подобного генератора рандомизированных псевдослучайных чисел, отличающегося широкими функциональными возможностями, высокой надежностью функционирования и стабильностью его вероятностных характеристик, позволит повысить качество псевдослучайных последовательностей, а тем самым точность и достоверность решения задач методом Монте-Карло.

(Поступила в редакцию 1 июля 1981 г.)

#### ЛИТЕРАТУРА

- [1] В. В. Яковлев, Р. Ф. Федоров: Вероятностные вычислительные машины. Машиностроение, Ленинград 1974.
- [2] А. Е. Леусенко, А. А. Петровский, В. Н. Ярмолик: Цифровые методы и устройства для формирования и анализа вибропроцессов. Измерительная техника (1980), 10.
- [3] М. С. Бернштейн, А. М. Романкевич: Метод статистического контроля логических схем. Кибернетика (1974), 1, 58—62.
- [4] R. David: Testing by Feedback Shift Register. IEEE Trans. Com. C-29 (1980), 7, 668—673.
- [5] В. Н. Ярмолик, А. Н. Морозевич: Об одном подходе к синтезу параллельных ГПСЧ на регистре сдвига. Сб. „Радиотехника и электроника“ (1977), 7, 66—69. Высшая школа, Минск 1977.
- [6] М. С. Бернштейн, Л. Ф. Карачун, А. М. Романкевич, А. М. Руккас: Генератор псевдослучайных последовательностей испытательных сигналов — В сб. „Механизация и автоматизация управления“ (1978), 1, 57—60.
- [7] Дж. Макуильямс, Н. Дж. Слоан: Псевдослучайные последовательности и таблицы. ТИЭР 64 (1976). 12.
- [8] Б. Ф. Кирьянов и др.: Формирование случайных последовательностей при физическом моделировании дискретных каналов. Сб. „Кодирование и передача дискретных сообщений в системах связи“, Наука, Москва 1976.
- [9] В. Н. Ярмолик, А. Н. Морозевич: Генератор псевдо случайных чисел. Авторское свидетельство СССР № 708381 БИ № 1 1980 г.
- [10] H. Fredricksen: A Class of Nonlinear de Bruijn Cycles. J. Combin. Theory Ser. A 19 (1975), 192—199.
- [11] А. Т. Баруча-Рид: Элементы теории марковских процессов и их приложения. Наука, Москва 1969.
- [12] Я. Гавел: Генератор случайного процесса ГЕНАП-3. Автоматика и телемеханика (1975), 3, 171—175.

*Ing. Jan Havel, DrSc, Ústav teorie informace a automatizace ČSAV (Институт теории информации и автоматизации ЧСАН), Pod vohdřenskou věží 4, 182 08 Praha 8. ЧССР.  
Морозевич Анатолий Николаевич, к.т.н., доцент, Ярмолик Вячеслав Николаевич, к.т.н.,  
Минский радиотехнический институт, кафедра электронных вычислительных машин,  
220069 Минск, ул. Подлесная 6. СССР.*